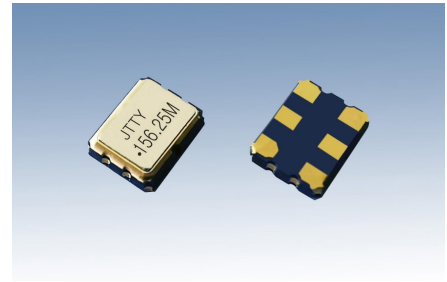


Series SMD Clock Oscillators

产品特点 FEATURES

应用范围 APPLICATION

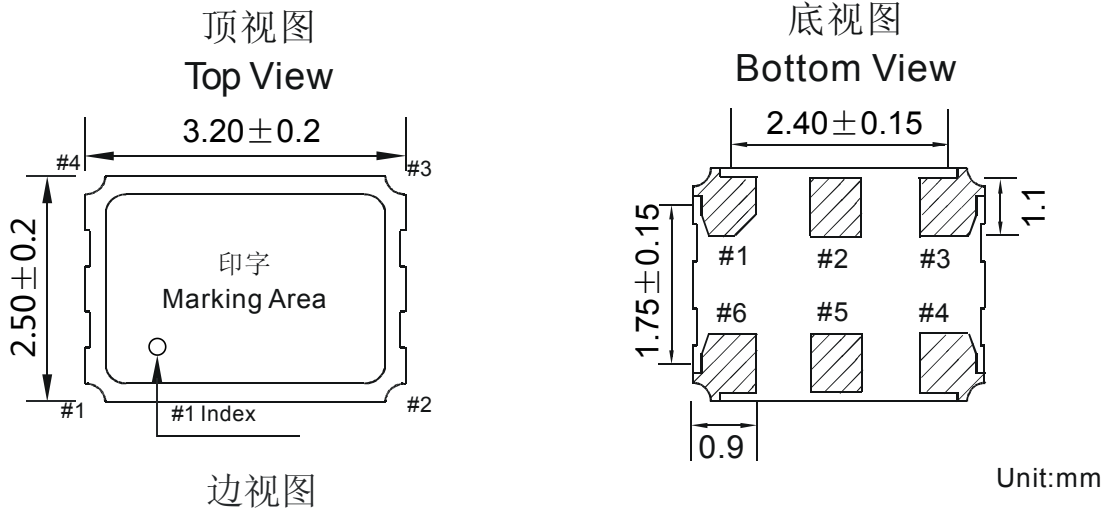
- 典型的3.2X2.5X1.0mm 陶瓷底座贴片封装
Typical 3.2X2.5X1.0mm ceramic SMD package
- 紧密对称 (45~55%)
Tight symmetry(45 to 55%)available
- 高达125°C工作温度范围
Operating temperature up to125°C
- 三态启用/禁用 Tri-state enable/disable
- 机顶盒, 高清电视
Set-top Box, HDTV
- 无线网络, 无线局域网
WiMAX,WLAN
- 宽带, 调制解调器
xDSL/VoIP,Cable modem
- 抖动衰减器, ADC
Jitter Attenuator, ADC



参数 Parameter	符号 Sym.	条件 Condition	最小值 Min.	典型 Typ	最大值 Max	单位 Unit	备注 Note	
输入电压范围 Input Break Down Voltage	Vcc		-0.5		+6.0	V		
存储温度 Storage Temp.	Ts		-55		+125	°C		
频率范围 Frequency Range	F		10		1500	MHz		
标称频率 Nominal Frequency	Fn					MHz	自定义 Custom	
频率精度 Frequency Tolerance	$\Delta F/F$	@25°C	±5		±50	ppm		
频率稳定度 Frequency Stability	$\Delta F/F$		±10		±100	ppm	注 1 Note 1	
工作温度范围 Operating Temp. Range			-20 ~ +70		°C	标准 Standard		
			-40 ~ +85			工业控制 Extended		
			-55 ~ +125			汽车及军工 Car&Military		
存储温度 Storage Temp.Range			-55 ~ +125		°C			
老化率 Aging Per Year		@25°C			±3.0	ppm		
工作电压 Input Voltage	Vcc		3.15 2.38	3.30 2.50	3.45 2.63	V		
消耗电流 Input Current	Icc				80	mA	注 2 Note 2	
输出波形 Output Wave		LVPECL、LVDS						
负载 Load	L	50 Ω(LVPECL) ; 100Ω(LVDS)						
占空比 Duty Cycle		@50% output Swing	45		55	%		
上升/下降时间 Rise/Fall Time	Tr/Tf				1.0	ns	注 3 Note 3	
		@3.3V	@2.5V					
逻辑1输出电平 Logic 1 Level	Voh	2.275	1.475			V	LVPECL	
逻辑0输出电平 Logic 0 Level	Vol	1.68		0.88				
逻辑1输出电平 Logic 1 Level	Voh	1.6	1.6			Vcc	LVDS	
逻辑0输出电平 Logic 0 Level	Vol	0.9		0.9				
RM相位抖动 RMS Phase Jitter		Integrated12KHz~20MHz At Integer Mode		0.5	1.0	ps		
相位噪声 Phase Noise		10Hz 100Hz 1KHz 10KHz			-70 -95 -125 -140	dBc/Hz	@156.25MHz	
控制电压 Control Voltage	Vcon		0.3 0.2	1.65 1.25	3.0 2.3	V	Vcc=3.3V Vcc=2.5V	
压控范围 Pull Range	APR	Overall	±50	±100		ppm	注 4 Note 4	
偏差斜率 Deviation Slope		正斜率 Monotonic				NA		
线性度 Linearity				±5	±10	%		
调制带宽 Modulation BW	Fm		10			KHz	@-3dB	
输入阻抗 Input Impedance				1		MΩ		
启振时间 Start-up Time	Ts			2	5	ms		
启用/禁用功能 Enable/disable Function	@3.3V	当引脚1给电压(>2.4V)时, 晶振输出标称频率;当引脚1给电压(<0.4V)时, 晶振停止输出; 当引脚1悬空时, 默认高电平, 晶振正常工作 Pad #1 input High(>2.4V) or open, Pad #4 Enable: Active Pad #1 input Low (<0.4V), Pad #4 Disable:High impedance						

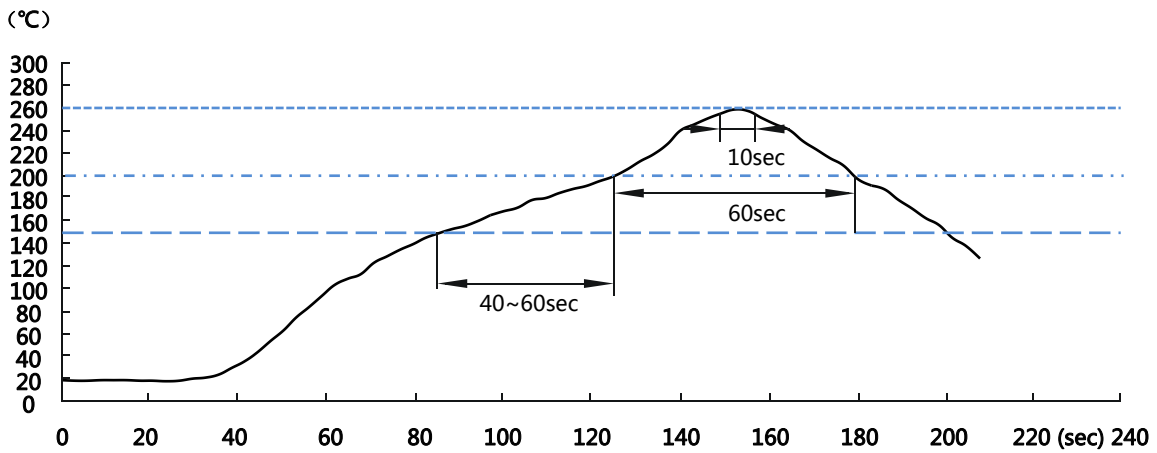
注释:
 1: 整体稳定性以25°C为基准, 随着温度的变化频率、负载、老化率冲击和振动也将随之产生变化
 2: 取决于负载和频率
 3: 上升/下降时间随频率和电源电压的变化而变化
 4: APR是自定义, 从50ppm到100ppm, 或更高
 所有规格如有更改, 恕不另行通知。

Notes:
 1. Overall stability including calibration at 25°C, operating temp.range, supply variation, load variation, aging, shock and vibration.
 2. Current is load and frequency dependent.
 3. Rise/Fall time varies with frequency and Supply voltage.
 4. APR is custom from ±50ppm to ±100ppm, or higher.
 All specifications are subject to change without notice



Pad Functions:	
Pad #1	Vcon
Pad #2	Tri-State
Pad #3	GND
Pad #4	Output
Pad #5	NC
Pad #6	VDD

焊机温度图
Solder Profile



预热：150°C~200°C，40~60秒
 加热：200°C，60秒
 峰值温度260°C±5°C，
 高于255°C的时间，不超过10秒

Pre-heating: 150°C to 200°C, 40~60secs
 Heating: 200°C, 60secs
 Peak temperature : 260°C±5°C,
 The time above 255°C, max10sec

所有尺寸是典型的，另有规定除外
 All dimensions are typical unless otherwise specified